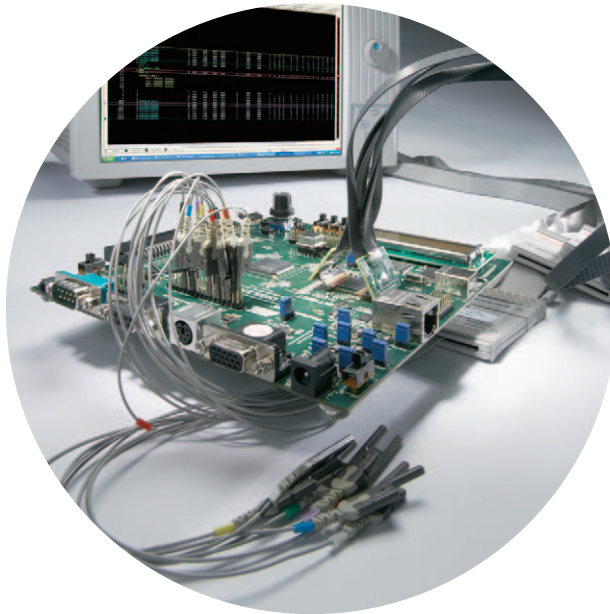




ロジック・アナライザ／オシロスコープ用  
W2630 シリーズ  
DDR2 BGA プローブ

Data Sheet



W2630 シリーズ DDR2 BGA プローブを  
用いると、Agilent ロジック・アナライザ／  
オシロスコープを使用して、DIMM BGA に  
直接接続できます



**Agilent Technologies**

## 特長

W2630 シリーズ DDR2 BGA プローブを用いると、Agilent 16900 シリーズ・ロジック解析システムや Infiniium 90000 シリーズ・オシロスコープを使用して、業界標準の DDR2 DRAM のデータ・トラフィックを表示できます。



特長	利点
DDR2 BGA へのダイレクト接続	ミッドバス・プロービング手法による反射がなくなるだけでなく、コネクタに必要なボード・スペースやトレースのルーティングも不要。
以下をサポート： <ul style="list-style-type: none"> <li>● x8(84 ボール)の全信号</li> <li>● x16(92 ボール)の全信号と、メカニカル・サポート・ボールなしのx16(84 ボール)</li> <li>● x4(60 ボール)のデュアルダイ・パッケージ(CS0、CKE0、ODT0 のトレースのみ)</li> <li>● クワッドダイ・パッケージ(W2632A、CS0、CKE0、ODT0 のトレースのみ)</li> </ul>	デバッグ/検証作業に不可欠な DDR2 信号への完全な信号アクセスが可能。
抵抗による信号分離および容量性負荷の最小化。  プローブ負荷：2 pF  最小信号振幅： <ul style="list-style-type: none"> <li>● 250 mVp-p(シングルエンド信号の場合)</li> <li>● <math>V_{max} - V_{min}</math> 100 mV(差動信号の場合)</li> </ul>	デザインの性能に影響を与えることなく、高速信号を捕捉。DDR2 BGA プローブは、メモリ・デバイスと Agilent 16900 シリーズ・ロジック・アナライザとの間の電気的/機械的な接続を回路に影響を与えることなく実現。
<ul style="list-style-type: none"> <li>● 800 Mb/s の伝送速度での動作</li> <li>● 2 GHz 帯域幅</li> </ul>	ロジック・アナライザによる測定でも、オシロスコープによる測定でも、フルスピードで動作。
既存のデザインで動作	再設計や事前検証が不要。
有鉛/無鉛はんだ付けのサポート	あらゆるはんだ仕上げに簡単に対応。無鉛はんだ付けに対応した設計。
BGA をはんだ付けするための専門知識や設備が社内にはないメーカーでも請負可能	BGA をはんだ付けするための専門知識を身に付ける必要がありません。
ZIF コネクタを備えたフレキシブル「ウィング」	ZIF プローブに確実に接続可能。隣接するコンポーネントの周囲にプローブ・ケーブルを配置可能。BGA のボールへのトルクを最小化。
E5384A、E5826A、E5827A シングルエンド ZIF プローブへの接続	各 DRAM の 8 ビットまたは 16 ビットへのチャネル割当てを可能にすることにより、ロジック・アナライザのチャネルの利用を最適化。
ZIF チップ・アセンブリのオシロスコープ・プローブ・アダプタ(BGA プローブに接続)へのはんだ付けにプローブ・ポイントを使用可能	Agilent Infiniium 90000 オシロスコープを使用すると、DRAM 信号のプロービングが可能になり、JEDEC 仕様のクロック特性評価や電気/タイミング・パラメータに対応する DDR2 テスト・ソリューションが実現。

## DDR2 BGA プロブの Agilent ロジック・アナライザへの接続

W2630 シリーズ DDR2 BGA プロブは、90 ピン・ロジック・アナライザ・ケーブルに接続する 46 チャンネル・シングルエンド ZIF プロブと組み合わせて使用します。BGA プロブの各ウイングには、DDR2 アド

レス／制御／データ信号に接続するための ZIF コネクタがあります。また差動プロブは、差動 DRAM 信号のプロビングに使用できます。

ZIF プロブ	以下へのアクセスを実現
E5384A	すべての x8 または x16 DRAM バス
E5826A	x16 DRAM データ・バス
E5827A	2 本の x8 DRAM データ・バス

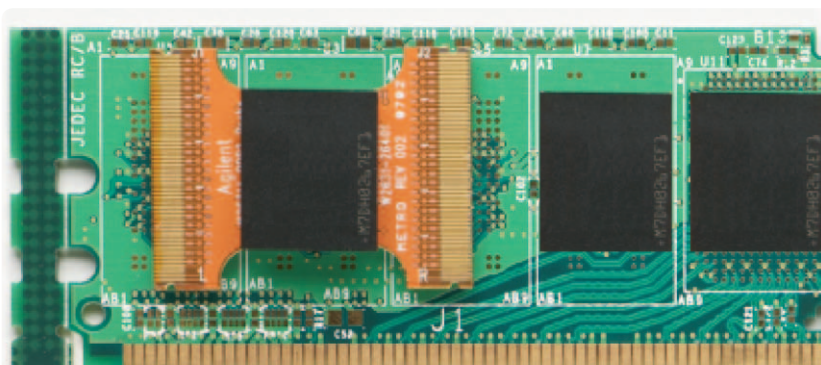


図 1. DDR2 DIMM にはんだ付けされたロジック・アナライザ／オシロスコープ用の W2631A DDR2 x16 BGA コマンド／データ・プロブ



図 2. x8/x16 DRAM BGA プロブ用 E5384A 46 チャンネル・シングルエンド ZIF プロブ

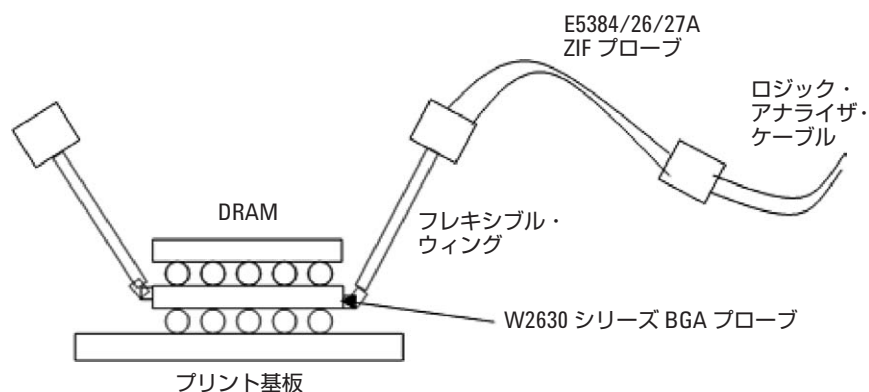


図 3. ロジック・アナライザへの接続

## プロトコル解析

W2630 シリーズ BGA プローブと B4621A メモリ・バス・デコーダを組み合わせれば、Agilent ロジック・アナライザを解析実行エンジンとして使用して、メモリ・トランザクション・プロトコルを正確にデコードできます。この組み合わせにより、メモリ・バスのトリガ、デバッグ、コンプライアンス検証測定が行えます。プロトコルからバイナリまでのさまざまなレベルでデータをデコード／表示できます。B4621A プロトコル・デコード・ソフトウェアは、バスの最高速度で、収集した信号を理解しやすいバス・トランザクションに変換します。Agilent ロジック・アナライザは、さまざまなトリガ／ストア機能を備えています。DDR プロトコル・デコード・ソフトウェアは、ロジック・アナライザ内で動作し、チップ・セレクトに加えて、バースト長、CAS、追加レイテンシな

どのユーザ入力のシステム特性を使用して、主要な DDR バス信号をデコードし、トランザクションの種類、アドレス、データ、コマンド条件を

リスト表示します。このソフトウェアは、ステート・リスト表示に簡単に追加できるユーザ定義のシンボルにも対応しています。

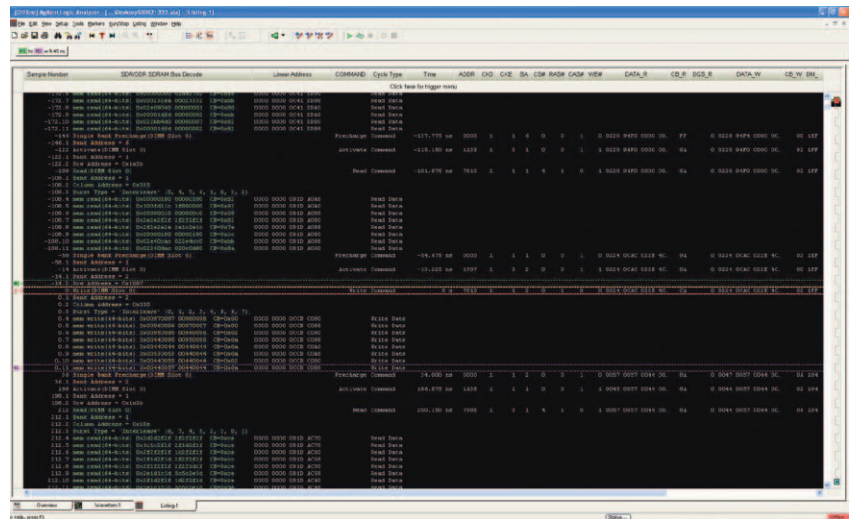


図 4. B4621A DDR2 バス・デコーダによる信頼性の高いプロトコル・デコード

## DDR2 BGA プローブのオシロスコープへの接続

DDR2 BGA プローブを、W3635A オシロスコープ・プローブ・ボード・アダプタおよび、はんだ付けプローブ N5381A または E2677A 広帯域 はんだ付けプローブと組み合わせて、オシロスコープに接続します。このはんだ付けプローブは、BGA プローブのはんだ付けポイントとの 4 GHz 帯域幅(代表値)接続に対応しています。その他にも、フレキシブル・ケーブルのはんだ付けポイントに ZIF プローブ・ヘッドをはんだ付けして、N5426A または N5451A ZIF チップと接続する方法もあります。

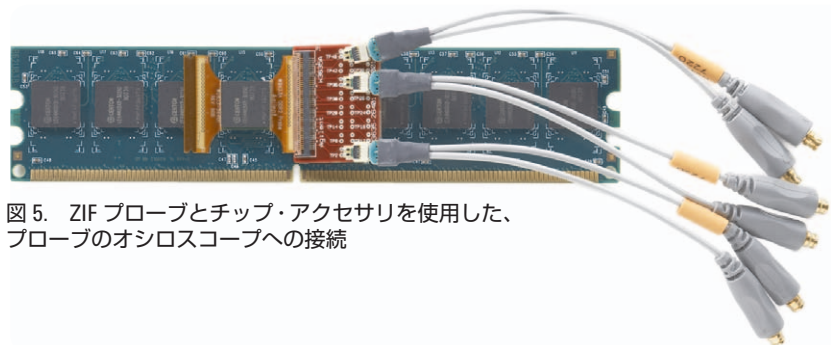


図 5. ZIF プローブとチップ・アクセサリを使用した、プローブのオシロスコープへの接続

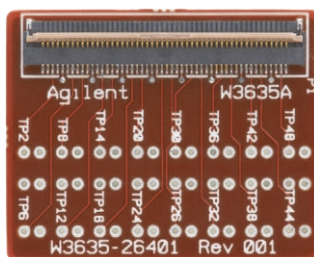


図 6. オシロスコープへの接続用のテスト・ポイントを備えた、W3635A オシロスコープ・プローブ・ボード・アダプタ

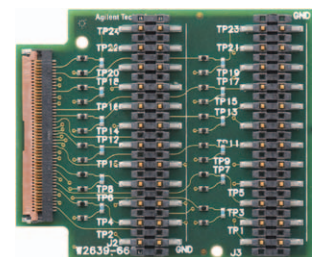


図 7. W2639A

## オシロスコープに接続するためのプローブのピン配列

W2639A DDR2 インタポーザ構成(W2631B)用 BGA プローブ・アダプタ・ボードのピン配列											
左フレキシブル・ウィング						右フレキシブル・ウィング					
信号名	信号名	テスト・ポイント	信号名	信号名	テスト・ポイント	テスト・ポイント	信号名	信号名	テスト・ポイント	信号名	信号名
GND	UDM	TP1	GND	DQ14	TP2	TP24	DQ15	GND	TP23	DQ8	GND
GND	DQ9	TP3	GND	DQ11	TP4	TP22	DQ10	GND	TP21	DQ13	GND
GND	DQ12	TP5	GND	DQ6	TP6	TP20	LDQS#	GND	TP19	DQ7	GND
GND	LDM	TP7	GND	DQ1	TP8	TP18	LDQS	GND	TP17	DQ0	GND
GND	DQ3	TP9	GND	DQ4	TP10	TP16	DQ2	GND	TP15	DQ5	GND
GND	VREF	TP11	GND	CKE	TP12	TP14	CK	GND	TP13	ODT	GND
GND	WE#	TP13	GND	BA1	TP14	TP12	CK#	GND	TP11	RAS#	GND
GND	BA0	TP15	GND	BA2	TP16	TP10	CAS#	GND	TP9	CS#	GND
GND	A1	TP17	GND	A5	TP18	TP8	A0	GND	TP7	A4	GND
GND	A10	TP19	GND	A3	TP20	TP6	A2	GND	TP5	A6	GND
GND	A7	TP21	GND	NC	TP22	TP4	A8	GND	TP3	RFU#2	GND
GND	A12	TP23	GND	A9	TP24	TP2	A11	GND	TP1	NC	GND

W2639A DDR2 インタポーザ構成(W2633B)用 BGA プローブ・アダプタ・ボードのピン配列											
左フレキシブル・ウィング						右フレキシブル・ウィング					
信号名	信号名	テスト・ポイント	信号名	信号名	テスト・ポイント	テスト・ポイント	信号名	信号名	テスト・ポイント	信号名	信号名
GND	NC	TP1	GND	Nc	TP2	TP24	NC	GND	TP23	NC	GND
GND	NC	TP3	GND	NC	TP4	TP22	NC	GND	TP21	NC	GND
GND	NC	TP5	GND	DQ6	TP6	TP20	LDQS#	GND	TP19	DQ7	GND
GND	NC	TP7	GND	DQ1	TP8	TP18	LDQS	GND	TP17	DQ0	GND
GND	DQ3	TP9	GND	DQ4	TP10	TP16	DQ2	GND	TP15	DQ5	GND
GND	VREF	TP11	GND	CKE	TP12	TP14	CK	GND	TP13	ODT_0	GND
GND	WE#	TP13	GND	BA1	TP14	TP12	CK#	GND	TP11	RAS#	GND
GND	BA0	TP15	GND	BA2	TP16	TP10	CAS#	GND	TP9	CS#	GND
GND	A1	TP17	GND	A5	TP18	TP8	A0	GND	TP7	A4	GND
GND	A10	TP19	GND	A3	TP20	TP6	A2	GND	TP5	A6	GND
GND	A7	TP21	GND	A9	TP22	TP4	A8	GND	TP3	RFU#2	GND
GND	A12	TP23	GND	NC	TP24	TP2	A11	GND	TP1	NC	GND

## オシロスコープに接続するためのプローブのピン配列

W2631B x16 DDR2 BGA プローブ用の W3635A のピン配列					
BGAプローブのフレキシブル・ケーブルの左側			BGAプローブのフレキシブル・ケーブルの右側		
TP6	TP4	TP2	TP48	TP46	TP44
DQ9	GND	UDM	GND	DQ8	GND
GND	DQ14	GND	DQ15	GND	DQ10
<b>TP12</b>	<b>TP10</b>	<b>TP8</b>	<b>TP42</b>	<b>TP40</b>	<b>TP38</b>
LDM	GND	DQ11	GND	LDQS#	GND
GND	DQ12	GND	DQ13	GND	LDQS
<b>TP18</b>	<b>TP16</b>	<b>TP14</b>	<b>TP36</b>	<b>TP34</b>	<b>TP32</b>
DQ3	GND	DQ6	GND	DQ0	GND
GND	DQ1	GND	DQ7	GND	DQ2
<b>TP24</b>	<b>TP22</b>	<b>TP20</b>	<b>TP30</b>	<b>TP28</b>	<b>TP26</b>
WE#	GND	DQ4	GND	CK	GND
GND	VREF	GND	DQ5	GND	CK#
<b>TP26</b>	<b>TP28</b>	<b>TP30</b>	<b>TP20</b>	<b>TP22</b>	<b>TP24</b>
CKE	GND	BA0	GND	RAS#	GND
GND	BA1	GND	CAS#	GND	ODT
<b>TP32</b>	<b>TP34</b>	<b>TP36</b>	<b>TP14</b>	<b>TP16</b>	<b>TP18</b>
BA2	GND	A10	GND	A0	GND
GND	A1	GND	A2	GND	CS#
<b>TP38</b>	<b>TP40</b>	<b>TP42</b>	<b>TP8</b>	<b>TP10</b>	<b>TP12</b>
A5	GND	A7	GND	A6	GND
GND	A3	GND	A8	GND	A4
<b>TP44</b>	<b>TP46</b>	<b>TP48</b>	<b>TP2</b>	<b>TP4</b>	<b>TP6</b>
A9	GND	NC	GND	A11	GND
GND	A12	GND	NC	GND	RFU#2

W2632A x16 DDR2 BGA プローブ用の W3635A のピン配列					
BGAプローブのフレキシブル・ケーブルの左側			BGAプローブのフレキシブル・ケーブルの右側		
TP6	TP4	TP2	TP48	TP46	TP44
DQ9	GND	NC	GND	DQ8	GND
GND	DQ14	GND	DQ15	GND	DQ10
<b>TP12</b>	<b>TP10</b>	<b>TP8</b>	<b>TP42</b>	<b>TP40</b>	<b>TP38</b>
NC	GND	DQ11	GND	LDQS#	GND
GND	DQ12	GND	DQ13	GND	LDQS
<b>TP18</b>	<b>TP16</b>	<b>TP14</b>	<b>TP36</b>	<b>TP34</b>	<b>TP32</b>
DQ3	GND	DQ6	GND	DQ0	GND
GND	DQ1	GND	DQ7	GND	DQ2
<b>TP24</b>	<b>TP22</b>	<b>TP20</b>	<b>TP30</b>	<b>TP28</b>	<b>TP26</b>
NC	GND	DQ4	GND	NC	GND
GND	NC	GND	DQ5	GND	NC
<b>TP26</b>	<b>TP28</b>	<b>TP30</b>	<b>TP20</b>	<b>TP22</b>	<b>TP24</b>
NC	GND	NC	GND	NC	GND
GND	NC	GND	NC	GND	NC
<b>TP32</b>	<b>TP34</b>	<b>TP36</b>	<b>TP14</b>	<b>TP16</b>	<b>TP18</b>
NC	GND	NC	GND	NC	GND
GND	NC	GND	NC	GND	NC
<b>TP38</b>	<b>TP40</b>	<b>TP42</b>	<b>TP8</b>	<b>TP10</b>	<b>TP12</b>
NC	GND	NC	GND	NC	GND
GND	NC	GND	NC	GND	NC
<b>TP44</b>	<b>TP46</b>	<b>TP48</b>	<b>TP2</b>	<b>TP4</b>	<b>TP6</b>
NC	GND	NC	GND	NC	GND
GND	NC	GND	NC	GND	NC

## オシロスコープに接続するためのプローブのピン配列

W2633B x8 DDR2 BGA プローブ用の W3635A のピン配列					
BGAプローブのフレキシブル・ケーブルの左側			BGAプローブのフレキシブル・ケーブルの右側		
TP6	TP4	TP2	TP48	TP46	TP44
NC	GND	NC	GND	NC	GND
GND	NC	GND	NC	GND	NC
TP12	TP10	TP8	TP42	TP40	TP38
NC	GND	NC	GND	LDQS#	GND
GND	NC	GND	NC	GND	LDQS
TP18	TP16	TP14	TP36	TP34	TP32
DQ3	GND	DQ6	GND	DQ0	GND
GND	DQ1	GND	DQ7	GND	DQ2
TP24	TP22	TP20	TP30	TP28	TP26
WE#	GND	DQ4	GND	CK	GND
GND	VREF	GND	DQ5	GND	CK#
TP26	TP28	TP30	TP20	TP22	TP24
CKE	GND	BA0	GND	RAS#	GND
GND	BA1	GND	CAS#	GND	ODT
TP32	TP34	TP36	TP14	TP16	TP18
BA2	GND	A10	GND	A0	GND
GND	A1	GND	A2	GND	CS#
TP38	TP40	TP42	TP8	TP10	TP12
A5	GND	A7	GND	A6	GND
GND	A3	GND	A8	GND	A4
TP44	TP46	TP48	TP2	TP4	TP6
A9	GND	NC	GND	A11	GND
GND	A12	GND	NC	GND	RFU#2

W2634A x8 DDR2 BGAプローブ用の W3635Aのピン配列					
BGAプローブのフレキシブル・ケーブルの左側			BGAプローブのフレキシブル・ケーブルの右側		
TP6	TP4	TP2	TP48	TP46	TP44
NC	GND	NC	GND	NC	GND
GND	NC	GND	NC	GND	NC
TP12	TP10	TP8	TP42	TP40	TP38
NC	GND	NC	GND	LDQS#	GND
GND	NC	GND	NC	GND	LDQS
TP18	TP16	TP14	TP36	TP34	TP32
DQ3	GND	DQ6	GND	DQ0	GND
GND	DQ1	GND	DQ7	GND	DQ2
TP24	TP22	TP20	TP30	TP28	TP26
NC	GND	DQ4	GND	NC	GND
GND	NC	GND	DQ5	GND	NC
TP26	TP28	TP30	TP20	TP22	TP24
NC	GND	NC	GND	NC	GND
GND	NC	GND	NC	GND	NC
TP32	TP34	TP36	TP14	TP16	TP18
NC	GND	NC	GND	NC	GND
GND	NC	GND	NC	GND	NC
TP38	TP40	TP42	TP8	TP10	TP12
NC	GND	NC	GND	NC	GND
GND	NC	GND	NC	GND	NC
TP44	TP46	TP48	TP2	TP4	TP6
NC	GND	NC	GND	NC	GND
GND	NC	GND	NC	GND	NC

## ロジック・アナライザの構成ガイドとオーダ情報

DRAM タイプ	データ幅	アクセス対象	プローブ	ケーブル	ロジック・アナライザ・モジュール	オーダ情報概要
x8	x32	コマンド、 アドレス、 制御および データ	W2633B	E5384A	16950B <sup>1</sup> × 2	16950B : 3 E5384A : 1 E5827A : 2 W2633B : 1 (プローブ 4 本のキット) W2634A : 1 (プローブ 4 本のキット)
		データ	W2634A			
		データ	W2634A	E5827A		
		データ	W2634A	E5827A	16950B	
x8	x64	コマンド、 アドレス、 制御および データ	W2633B	E5384A	16950B <sup>1</sup> × 2	16950B : 4 E5384A : 1 E5827A : 4 W2633B : 1 (プローブ 4 本のキット) W2634A : 2 (プローブ 4 本のキット)
		データ	W2634A			
		データ	W2634A	E5827A		
		データ	W2634A			
		データ	W2634A	E5827A		
		データ	W2634A		16950B	
		データ	W2634A	E5827A		
x16	x32	コマンド、 アドレス、 制御および データ	W2631B	E5384A	16950B	16950B : 2 E5384A : 1 E5826A : 1 W2631B : 1 (プローブ 4 本のキット) W2632A : 1 (プローブ 4 本のキット)
		データ	W2632A	E5826A	16950B	
x16	x64	コマンド、 アドレス、 制御および データ	W2631B	E5384A	16950B	16950B : 3 E5384A : 1 E5826A : 3 W2631B : 1 (プローブ 4 本のキット) W2632A : 1 (プローブ 4 本のキット)
		データ	W2632A	E5826A	16950B	
		データ	W2632A	E5826A		
		データ	W2632A	E5826A	16950B	

1 タイム・タグ用にポッド・ペア1個必要



## 16962A ロジック・アナライザ・モジュール用の ロジック・アナライザの構成ガイドとオーダ情報

DRAM タイプ	データ幅	アクセス対象	プローブ	ケーブル	ロジック・アナライザ・モジュール	オーダ情報概要
x8	x8	コマンド、 アドレス、 コントロール、 データ	W2633B	E5384A	16962A <sup>1</sup> x 2	16962A : 2 E5384A : 1 W2633B : 1 (プローブ 4 本のキット)
x8	x16	コマンド、 アドレス、 コントロール、 データ x8 Data	W2633B W2634A	E5384A E5827A	16962A <sup>1</sup> x 2	16962A : 2 E5384A : 1 W2633B : 1 (プローブ 4 本のキット) W2634A : 2 (プローブ 4 本のキット)
x16	x16	コマンド、 アドレス、 コントロール、 データ	W2631B	E5384A	16962A <sup>1</sup> x 2	16962A : 2 E5384A : 1 W2631B : 1 (プローブ 4 本のキット)
x16	x32	コマンド、 アドレス、 コントロール、 データ x16 Data	W2631B W2632A	E5384A E5826A	16962A <sup>1</sup> x 2	16962A : 2 E5384A : 1 E5826A : 1 W2631B : 1 (プローブ 4 本のキット) W2632A : 1 (プローブ 4 本のキット)

1. 16962A では、リード/ライト・サンプリング位置を検出するには、アドレス、コマンド、コントロールが、DDR Eyefinder ソフトウェア用のデータとして個別のロジック・アナライザ・モジュールに存在していなければなりません。リードのみまたはライトのみを実行するための入力信号を使用して、Eyescan でサンプリング位置を検出できる場合は、カード数が 1 枚に減る可能性があります。

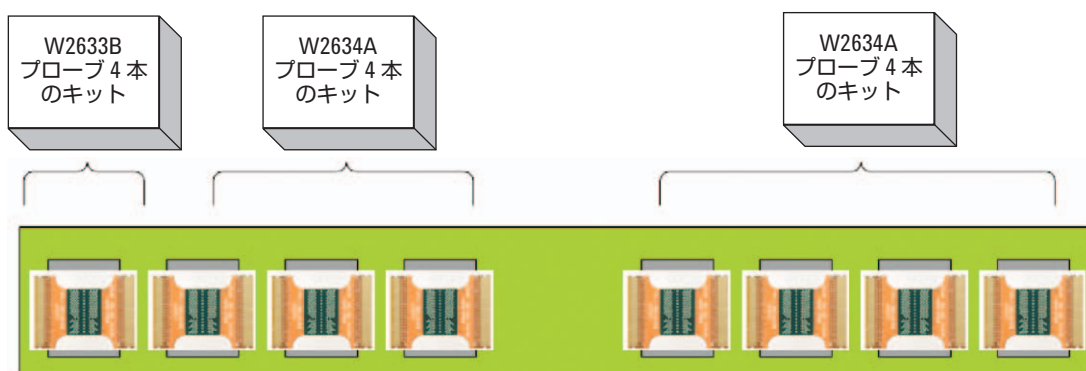


図 8. 64 データ幅の x8 DDR2 DIMM 用のプロービング・ソリューション。W2630 シリーズ DDR2 BGA プローブの使用モデルの例

## ロジック・アナライザのオーダ情報

製品	概要
DDR2 BGA プロープ	
W2631B	ロジック・アナライザ/オシロスコープ用 DDR2 x16 BGA コマンド/データ・プロープ：プロープ 4 個のキット
W2632A	ロジック・アナライザ/オシロスコープ用 DDR2 x16 BGA データ・プロープ：プロープ 4 個のキット
W2633B	ロジック・アナライザ/オシロスコープ用 DDR2 x8 BGA コマンド/データ・プロープ：プロープ 4 個のキット
W2634A	ロジック・アナライザ/オシロスコープ用 DDR2 x8 BGA データ・プロープ：プロープ 4 個のセット
16900 シリーズ・ロジック・アナライザ	
16900A	6 スロットのメインフレーム、外部ディスプレイが必要
16901A	2 スロットのメインフレーム、タッチ・スクリーン機能搭載の 15 インチ・ディスプレイ付き
16902B	6 スロットのメインフレーム、タッチ・スクリーン機能搭載の 15 インチ・ディスプレイ付き
ロジック・アナライザ・モジュール	
16950B	68 チャンネル 4 GHz タイミング、667 MHz ステート・ロジック解析モジュール
16962A	68 チャンネル 2 GHz タイミング、2 GT/s ステート・ロジック解析モジュール
ロジック・アナライザ ZIFプロープ(W2630 シリーズ DD2 BG プロープを 90ピン・ロジック・アナライザ・ケーブルに接続するために使用)	
E5384A	x8/x16 DRAM BGA プロープを 90 ピン・ロジック・アナライザ・ケーブルに接続するための 46 チャンネル・シングルエンド ZIF プロープ
E5826A	x16 DRAM データ専用 BGA プロープをロジック・アナライザ・ケーブルに接続するための 46 チャンネル・シングルエンド ZIF プロープ
E5827A	2 個の x8 DRAM データ専用 BGA プロープを 90 ピン・ロジック・アナライザに接続するための 46 チャンネル・シングルエンド ZIP プロープ
ソフトウェア・デコーダ	DDR2/DDR3 用 B4621A バス・デコーダ

## オシロスコープのオーダ情報

製品	概要
92504A	2.5 GHz 4 チャンネル 20 G サンプル /s Infiniium オシロスコープ
90404A	4 GHz 4 チャンネル 20 G サンプル /s Infiniium オシロスコープ
90604A	6 GHz 4 チャンネル 20 G サンプル /s Infiniium オシロスコープ
90804A	8 GHz 4 チャンネル 40 G サンプル /s Infiniium オシロスコープ
91204A	12 GHz 4 チャンネル 40 G サンプル /s Infiniium オシロスコープ
91304A	13 GHz 4 チャンネル 40 G サンプル /s Infiniium オシロスコープ
オシロスコープ・ソフトウェア・パッケージ	
U7231A	DDR3 コンプライアンス・テスト・アプリケーション
N5413A	DDR2 コンプライアンス・テスト・アプリケーション
U7233A	DDR/LPDDR コンプライアンス・テスト・アプリケーション
N5413A	InfiniiScan 波形・イベント検索ソフトウェア
オシロスコープ・プローブ・アンプ	
1169A	12 GHz 差動プローブ・アンプ
1168A	10 GHz 差動プローブ・アンプ
1134A	7 GHz 差動プローブ・アンプ
1132A	5 GHz 差動プローブ・アンプ
1131A	3.5 GHz 差動プローブ・アンプ
1130A	1.5 GHz 差動プローブ・アンプ
オシロスコープ・プローブ・ヘッド	
N5381A	InfiniiMax II 12 GHz 差動はんだ付けプローブ・ヘッドおよびアクセサリ
E2677A	InfiniiMax 12 GHz 差動はんだ付けプローブ・ヘッドおよびアクセサリ
N5425A	InfiniiMax 12 GHz ZIF プローブ・ヘッド
N5426A	ZIF チップ・アクセサリ
N5451A	ZIF チップ・アクセサリ
オシロスコープ・プローブ・ボード・アダプタ	
W3635A	オシロスコープ・プローブ・アダプタ：プローブ 2 本のキット
W2639A	オシロスコープ・プローブ・アダプタ：プローブ 2 本のキット

## Agilent の関連カタログ

タイトル	カタログ・タイプ	カタログ番号
16900 シリーズ、ロジック解析システム	Color Brochure	5989-0420JA
Agilent W2630 Series DDR2 DRAM BGA Probe User's Guide	Manual	W2631-97000
Infiniium DS090000A Series Oscilloscopes and InfiniiMax Series Probes	Data Sheet	5989-7819EN
N5413A DDR2 クロック評価ツール	Data Sheet	5989-3195JAJP
W3630A シリーズ DDR3 BGA プローブ	Data Sheet	5990-3179JAJP
B4622A DDR2/3 プロトコル・コンプライアンス/解析ツール	Data Sheet	5990-3300JAJP
DDR メモリ・バスのシグナル・インテグリティの迅速な解析方法	Application Note 1562	5989-6664JAJP



## 電子計測UPDATE

[www.agilent.co.jp/find/emailupdates-Japan](http://www.agilent.co.jp/find/emailupdates-Japan)  
Agilent からの最新情報を記載した電子メールを無料でお送りします。



## Agilent Direct

[www.agilent.co.jp/find/agilentdirect](http://www.agilent.co.jp/find/agilentdirect)  
測定器ソリューションを迅速に選択して、使用できます。



[www.lxistandard.org](http://www.lxistandard.org)  
LXI は、 GPIB の LAN ベースの後継インタフェースで、さらに高速かつ効率的なコネクティビティを提供します。Agilent は、 LXI コンソーシアムの設立メンバーです。

## 契約販売店

[www.agilent.co.jp/find/channelpartners](http://www.agilent.co.jp/find/channelpartners)  
アジレント契約販売店からもご購入頂けます。お気軽にお問い合わせください。

## Remove all doubt

アジレント・テクノロジーでは、柔軟性の高い高品質な校正サービスと、お客様のニーズに応じた修理サービスを提供することで、お使いの測定機器を最高標準に保つお手伝いをしています。お預かりした機器をお約束どりのパフォーマンスにすることはもちろん、そのサービスをお約束した期日までに確実にお届けします。熟練した技術者、最新の校正試験プログラム、自動化された故障診断、純正部品によるサポートなど、アジレント・テクノロジーの校正・修理サービスは、いつも安心で信頼できる測定結果をお客様に提供します。

また、お客様それぞれの技術的なご要望やビジネスのご要望に応じて、

- アプリケーション・サポート
- システム・インテグレーション
- 導入時のスタート・アップ・サービス
- 教育サービス

など、専門的なテストおよび測定サービスも提供しております。

世界各地の経験豊富なアジレント・テクノロジーのエンジニアが、お客様の生産性の向上、設備投資の回収率の最大化、測定器のメインテナンスをサポートいたします。詳しくは：

[www.agilent.co.jp/find/removealldoubt](http://www.agilent.co.jp/find/removealldoubt)

**アジレント・テクノロジー株式会社**  
本社 〒192-8510 東京都八王子市高倉町 9-1

## 計測お客様窓口

受付時間 9:00-18:00(土・日・祭日を除く)

TEL ■■■ 0120-421-345  
(042-656-7832)

FAX ■■■ 0120-421-678  
(042-656-7840)

Email [contact\\_japan@agilent.com](mailto:contact_japan@agilent.com)

電子計測ホームページ  
[www.agilent.co.jp](http://www.agilent.co.jp)

● 記載事項は変更になる場合があります。  
ご発注の際はご確認ください。

© Agilent Technologies, Inc.2009

Published in Japan, December,24 2009  
5989-5964JAJP  
0000-00DEP



**Agilent Technologies**